Fast spiral path generation with regular pitch in parametric domain

メタデータ	言語: jpn
	出版者:
	公開日: 2018-02-05
	キーワード (Ja):
	キーワード (En):
	作成者:
	メールアドレス:
	所属:
URL	https://doi.org/10.24517/00050032

This work is licensed under a Creative Commons Attribution-NonCommercial-ShareAlike 3.0 International License.



パラメータ領域における等ピッチスパイラルパスの高速生成

金沢大学 〇高杉敬吾, 浅川直紀

Fast Spiral Path Generation with Regular Pitch in Parametric Domain

Kanazawa University Keigo TAKASUGI and Naoki ASAKAWA

This study proposes a new method for fast spiral tool path generation on a free-form surface. This method generates cutter contact (CC) points in parametric domains of parameter represented machining surfaces. Then, the CC points are calculated with observing distance on machining surfaces in real space. Moreover, since dimension of the parametric domain is only two, a differential calculation for tracing CC points defined on the parametric domain is executed fast. In this paper, theorem of the new method is explained and applied to a general free-form surface composed of multi patches by using boundary representation on parametric domain (PB-rep). Effectiveness of this method is confirmed with a simulation and machining.

1. 緒言

自由曲面のミーリング加工において、工具経路(パス)の選択は 加工効率や加工面品の観点から重要である.特に、工具が加工面に 対してアプローチやリトラクトを頻繁に行うパスはどちらの点に おいても満足できるものではない.現在、パス生成の選択肢として、 等高線パス、走査線パス、等スキャロップパスなど、種々の方法が 実装されており、CAM オペレータは加工面の特徴に応じて効果的 なパス生成法を選択することができる.特に、スパイラルパスと呼 ばれる、渦巻き状に工具が加工面をトレースできるパスは、加工開 始点から終了点までを一繋ぎに加工できることから、高い加工効率 が期待できる.一般にスパイラルパス C は適当なパラメータ t を用 いて次式によって表される.

$$\mathbf{C}(t) = (1-t)\mathbf{C}_{in}(mt) + t\mathbf{C}_{out}(mt)$$
(1)

ここで m はスパイラルの巻き数であり、C_{in}および C_{out}はそれぞれ 内側,外側におけるスパイラルの収束曲線を表す.上述のようにス パイラルパスは高い加工効率を有するものの、生成可能な加工面は 限定的である.これは、加工面である自由曲面上の曲線として C(t) を定義することが難しいためであると考えられる.

本研究ではこれまで,加工面 **S**(*u*, *v*)のパラメータ領域である *u-v* 平面上で定義した曲線に対し,高速に実空間上の等ピッチパスへと 変換する手法を開発してきた^{(1), (2)}.本手法はあらゆる *u-v* 平面上の 曲線に対応できることから,スパイラルパスの生成も容易に行える.

本報では、図1に示すような複数パッチから構成されるより一般 的な曲面に対して本手法の適用を試みた.この場合、パッチの数だ け定義される *u-v* 平面に対して、あらかじめ各々の位相関係を定義 しておくことで、パス生成の際に実空間上の加工面を参照すること なく、パラメータ領域上でのパス生成に完結でき、本手法の高速性 が担保できる.そこで本報では、各パッチのパラメータ定義域であ る *u-v* 矩形領域間の位相関係を Half-Edge 構造⁽³⁾で表現した PB-rep 表現を新たに構築し、その有効性を確認したので報告する.

2. パラメータ領域における等ピッチパスの生成

加工面 S(u, v)のパラメータ領域である u-v平面上に曲線 C(t)を定義したとする. このとき,実空間における S 上の微小間隔 ds は次のように表される.



Fig.1 Examples of free surface composed of multi-patch

また du, dv間には次の関係式が成り立つ.

$$\frac{dv}{du} = \frac{dv}{dt} / \frac{du}{dt} = \frac{\mathbf{C}_{t,u}}{\mathbf{C}_{t,v}}$$
(3)

ここで $C_{t,u}$, $C_{t,v}$ はそれぞれ, Cのtによる1 階微分のu方向成分 およびv方向成分である. (3)式を(2)式に代入することにより, 次式 を得る.

$$\frac{du}{ds} = \frac{\mathbf{C}_{t,u}}{\left|\mathbf{C}_{t,u}\mathbf{S}_{u} + \mathbf{C}_{t,v}\mathbf{S}_{v}\right|}, \quad \frac{dv}{ds} = \frac{\mathbf{C}_{t,v}}{\left|\mathbf{C}_{t,u}\mathbf{S}_{u} + \mathbf{C}_{t,v}\mathbf{S}_{v}\right|}$$
(4)

ここで、 S_u , S_v はそれぞれ曲面Sのu方向,v方向の1階微分を 表す.(4)式は1階の常微分方程式であるから, $n \nu \gamma \phi \cdot \rho \gamma \phi$ 法な どの数値計算手法を用いて (u,v)を更新していけば、高速に実空間 上で等間隔な加工点を生成できる.

3. 複数パッチへの拡張

複数パッチへと拡張する際,考慮すべき課題は以下である.

- 1) パッチ間の相対関係が既知であること.
- 内/外周トリム曲線がパッチ間の境界となるケースも考慮しないといけない.

3) 実空間における境界上の同一点でも、(*u*, *v*)パラメータは異なる.

3.1 PB-rep を用いたパッチ接続

三角ポリゴンの位相情報を保持するデータ構造として今日主流 である Half-Edge 構造は, 頂点, エッジ, 面の3つの要素を持ち, エッジ要素を中心として位相関係を保持する.またエッジは, ポリ ゴンごとに3つ,時計回りあるいは反時計回りのルールのもと定義 されており,接続するポリゴン間のエッジは方向の異なるエッジと して2回定義されることになる.

Half-Edge 構造を, 矩形領域をもつ *u-v* 平面間の位相情報として応 用することは容易であり,図2にその構造を示す.自由曲面Sは一 般に外周/内周トリム曲線を持つことから,1つパッチが持つエッジ の数は任意である.異なるパッチ間の位相情報は,三角ポリゴンの 場合と同様に異なる2方向のエッジ *pair* を持つことで判断される.



Fig.2 Architecture of PB-rep using half-edge structure

3.2 境界上の同一点の探索

例えば図 2 で示した, 2 枚の曲面パッチ S_1 , S_2 が外周トリム曲線 e_1 および e_7 をペアとして接続している例において, u-v 平面間で直 線を引くことを考える.このとき,実空間上では面上線として表現 され,境界上ではある一点で滑らかに接続する.しかし, u_1 - v_1 平面 と u_2 - v_2 平面それぞれの境界上の点 \mathbf{p}_1 , \mathbf{p}_2 は異なる座標値となるこ とから, \mathbf{p}_1 と,その実空間座標 \mathbf{P} から, \mathbf{p}_2 を求める必要がある.こ のとき,3つ変数(x,y,z)を持つ \mathbf{P} から,2つの変数(u,v)を持つ \mathbf{p}_2 を 導出することになるため、過剰決定系におけるニュートン法を適用 することになる.導出法を以下に示す. 管界上では

現在しては、

$$\mathbf{S}_{1}(u_{1},v_{1}) = \mathbf{S}_{2}(u_{2},v_{2})$$

P2 が乗る外周トリムエッジ*e*っを **C**(*t*)とすれば、

$$\begin{cases} u_2 = \mathbf{C}(t)_u \\ v_2 = \mathbf{C}(t)_y \end{cases}$$
(6)

となり,(5)式にニュートン法を適用する.便宜上 $u_2 \approx u$, $v_2 \approx v \geq$ 書き直して,

$$\mathbf{f}(u,v) = \mathbf{S}_2 - \mathbf{S}_1 = 0 \tag{7}$$

とおけば,

$$\mathbf{S}_2 - \mathbf{S}_1 + \frac{\partial \mathbf{S}_2}{\partial u} du + \frac{\partial \mathbf{S}_2}{\partial v} dv = 0$$
(8)

(6)式を考慮して, (8)式を(x, y, z)成分で整理すれば,

$$\begin{bmatrix} \left(\frac{\partial \mathbf{S}_{2}}{\partial u}\right)_{x} \left(\frac{d\mathbf{C}}{dt}\right)_{u} + \left(\frac{\partial \mathbf{S}_{2}}{\partial v}\right)_{x} \left(\frac{d\mathbf{C}}{dt}\right)_{v} \\ \left(\frac{\partial \mathbf{S}_{2}}{\partial u}\right)_{y} \left(\frac{d\mathbf{C}}{dt}\right)_{u} + \left(\frac{\partial \mathbf{S}_{2}}{\partial v}\right)_{y} \left(\frac{d\mathbf{C}}{dt}\right)_{v} \\ \left(\frac{\partial \mathbf{S}_{2}}{\partial u}\right)_{z} \left(\frac{d\mathbf{C}}{dt}\right)_{u} + \left(\frac{\partial \mathbf{S}_{2}}{\partial v}\right)_{z} \left(\frac{d\mathbf{C}}{dt}\right)_{v} \end{bmatrix} dt = \begin{bmatrix} (\mathbf{S}_{1} - \mathbf{S}_{2})_{x} \\ (\mathbf{S}_{1} - \mathbf{S}_{2})_{y} \\ (\mathbf{S}_{1} - \mathbf{S}_{2})_{z} \end{bmatrix}$$
(9)

左辺および右辺のベクトル成分をそれぞれ A, F と置き直して、 過剰決定系として扱うことによって、次式が得られ、dt が求まる.

$$dt = \frac{\mathbf{A}^{T} \mathbf{F}}{\mathbf{A}^{T} \mathbf{A}}$$
(10)

以降はニュートン法に則って tを更新していき, dt が十分小さく なった段階の tを解として得ることができる.

4. 検証

図1で示した2つの複数パッチ曲面(a)、(b)に対して、本手法を適用し、スパイラスパスの生成と、その計算時間の評価を行った.これら2つの曲面に対するPB-repを図3に示す.(a)の曲面は、4枚のパッチが外周で接続しており、各(u, v)平面上の外周トリム曲線同士が pair を構成している.また(b)では、S1の外周トリム曲線が、S2の内周トリム曲線と pair を構成している構造となっている.

図4はスパイラルパスの生成結果である.生成には、ワークステ ーション (Windows7 64bit, CPU: Xeon3.6GHz, memory: 16GB)を用 いた.同図(a)のスパイラルパス生成結果は、巻数 98、点数 40397 (加工点間隔 ds = 0.2mm) に対して、約 9.76 秒,(b)の生成結果は 巻数 80、点数 46440 (ds = 0.2mm) に対して約 7.32 秒であった.こ れらの計算はいずれも CPU コア 1 個の場合である.ただし,(a)の 総点数は(b)と比べ少ないにも関わらず計算時間は大きい結果とな った.これは、スパイラルパスが境界をまたぐ回数が(b)は1 回だけ であるのに対し,(b)は 229 回あったため、3 章で示した収束計算が 多く発生したためである.しかし、1 点あたりの CC 点算出時間は (a)においても約 0.24ms となり、複数のパッチが接続しているケー スにおいても高速なスパイラルパス生成が可能であることを確認 した.

5. 結言

(5)

本報では、工具経路を生成するための新たな手法である曲面のパ ラメータ領域を応用した方法の拡張として、複数パッチからなる曲 面へ本手法を拡張し、また以下に示す結果を得た.

- (1) 曲面パッチのパラメータ定義域である *u-v* 矩形領域間の位相表 現として Half-Edge 構造を用いた PB-rep を提案,実装した.
- (2) 異なるパラメータ定義域間において実空間上で同一点である 点の探索法を示した.
- (3) 異なる特徴を持つ 2 つの複数パッチ曲面に対して提案手法の 検証を行い、高速性と有効性が確認できた.

参考文献

- (1) Takasugi, K. et al., IJAT, Vol.8, No.3 (2014), pp.428-436
- (2) 高杉,他,精密工学会誌, Vol.81, No.10 (2015), pp.974-978
- (3) Ket tner, L., Comput. Geometry, Vol.13, No.1 (1999), pp.65–90



Fig.3 Correspondence between multi patched surfaces and these parametric domain with PB-rep



Fig.4 Result of spiral path calculation